

Analisis Kontingensi Sistem Tenaga 30 Bus IEEE Berbasis Metode Aliran Daya Fast Decoupled

Rahmad Syafri Utama

Fakultas Teknik Elektro, Universitas Islam Indonesia
Jl Kaliurang KM 14.5 Yogyakarta, Indonesia

14524115@students.uii.ac.id

Abstrak—*Contingency Analysis (CA)* merupakan analisis untuk memprediksi kondisi sistem pasca terjadinya pelepasan (*outage*) baik berupa pelepasan saluran maupun generator. CA dilakukan untuk memprediksi kejadian terburuk pada sistem tenaga listrik apabila terjadinya kegagalan pada sistem tenaga. Pada penelitian ini dilakukan kontingensi (N-1) dimana hanya terjadi pelepasan satu saluran antar bus yang akan diimplementasikan pada sistem IEEE 30 bus menggunakan metode aliran daya *Fast Decoupled Load Flow (FDLF)*. Dari hasil perhitungan aliran daya, diambil nilai daya aktif saluran dengan batas maksimal iterasi yang telah ditentukan untuk mencapai nilai konvergen pada metode. Perangkingan saluran dilakukan sesuai dengan nilai *Performance Index (PI)*. Perhitungan PI dilakukan pada setiap pelepasan saluran dengan bantuan *software MATLAB*. Pada kontingensi N-1 nilai PI terbesar terdapat pada saluran 1-2 dengan PI 18,5736, karena pada saluran tersebut terdapat *slack bus* yang merupakan generator referensi pada sistem apabila kekurangan daya. Untuk memperbaiki saluran yang *overload* perlunya penambahan daya pada generator saluran yang terdekat dengan pelepasan saluran. Pada rangking kontingensi tertinggi yaitu saluran 1-2 terdapat 3 saluran yang mengalami *overload* yaitu saluran 1-3, 3-4 dan 4-6. Untuk memperbaiki saluran tersebut dilakukannya penambahan nilai batasan kapasitas maksimum saluran menjadi 350 MW untuk saluran 1-3 dan 3-4 dan untuk saluran 4-6 menjadi 160 MW agar dapat menghindari terjadinya pemadaman bertingkat dan bisa menimbulkan efek pemadaman total pada sistem tenaga.

Kata Kunci : *contingency analysis, Fast Decoupled Load Flow, Performance Index, Ranking*

I. PENDAHULUAN

1.1 Latar Belakang Masalah

Sistem tenaga listrik pada suatu jaringan listrik di Indonesia, sangat berpengaruh terhadap penerangan di Indonesia. Semakin bertambahnya penduduk maka bertambah pula beban listrik yang akan digunakan. Perusahaan listrik negara PLN terus berinovasi untuk membantu masyarakat dalam menerangkan Indonesia.

Semakin bertambahnya kebutuhan listrik yang diinginkan masyarakat tanpa tersadari semakin berkurangnya juga bahan energi listrik seperti bahan bakar fosil, gas dan lain-lain.

Dalam operasi sistem tenaga listrik terdapat banyak gangguan yang tidak bisa di hindari, gangguan yang sering terjadi pada saluran transmisi yaitu hubung singkat, terputus saluran atau yang lainnya[1]. Pada suatu sistem tenaga listrik harus memiliki keandalan yang baik, karena terjadinya ketidakstabilan aliran daya pada saluran transmisi akan terjadi pemadaman total pada saluran (*blackout*) apabila tidak segera diatasi. CA dapat dilakukan apabila adanya masalah pada *power security* yang paling terburuk dan untuk mengidentifikasi problem daya aktif dan daya reaktif pada aliran daya sistem tenaga.

Analisis kontingensi dalam tugas akhir ini bertujuan untuk menentukan pada saluran mana yang terjadi beban berlebih atau saluran terlemah yang memasuki masa kritis. Untuk mengetahui adanya identifikasi kesalahan dalam sistem aliran daya pada kontingensi (N-1) dimana dapat mencari *performance index (PI)* untuk menentukan ranking setiap saluran dalam sistem tenaga listrik. Untuk membantu jalannya penelitian penulis menggunakan *software MATLAB* untuk menghitung nilai *output* pada sistem aliran daya aktif yang di ambil dari sistem 30 bus pada IEEE. Untuk mengetahui perubahan daya aktif dan reaktif , maka metode aliran daya yang digunakan dalam tugas akhir ini yaitu *Fast Decoupled Load Flow (FDLF)*. Setelah mendapatkan hasil dari komputasi aliran daya pada *MATLAB*, kemudian dilakukan analisis kontingensi N-1 dengan perhitungan nilai PI untuk mendapatkan hasil rangking, agar mengetahui saluran mana yang melampaui pembebanan kritis setelah terjadinya kontingensi N-1.

1.2 Rumusan Masalah

Berdasarkan latar belakang diatas, dapat dirumuskan permasalahan penelitian ini yaitu sebagai berikut:

1. Bagaimana rangking sistem aliran daya listrik pada sistem IEEE 30 bus saat terjadinya kontingensi N-1 berdasarkan PI?
2. Bagaimana hasil pembebanan berlebih untuk rangking kontingensi tertinggi ?

1.3 Tujuan Penelitian

Adapun tujuan yang ingin dicapai dalam skripsi ini yaitu sebagai berikut:

1. Membuat rangking kontingensi N-1 berdasarkan nilai PI pada sistem tenaga 30 bus IEEE.
2. Mengetahui saluran yang mengalami pembebanan berlebih untuk rangking kontingensi tertinggi.

1.4 Manfaat Penelitian

Manfaat dalam skripsi ini untuk membantu memeriksa kinerja sistem daya setelah terjadi gangguan kontingensi N-1 dan sebagai patokan dalam perencanaan operasi sistem tenaga listrik pada sistem IEEE 30 bus.

II. TINJAUAN PUSTAKA

2.1 Studi Literatur

Penelitian dibidang CA dengan *screening* telah dilakukan dalam berbagai penelitian, dan banyak berbagai metode yang dapat menyelesaikannya, seperti penelitian yang dilakukan oleh Arif Rachman, yang berjudul “Analisis Kontingensi Pada Sistem Jawa-Bali 500 kV Untuk Mendesain Keamanan Operasi”[1]. Dalam jurnal ini penulis membahas tentang kasus terlepasnya saluran transmisi pada jaringan interkoneksi Jawa-Bali 500 kV. analisa kontingensi yang disebabkan karena terlepasnya saluran transmisi pada interkoneksi Jawa-Bali 500 kV dari hasil analisa untuk menemukan solusi dan masalah pada kasus tersebut penulis mendesain keamanan operasi pada saluran transmisi Jawa-Bali 500 kV. Pada kesimpulan penulis mengatakan bahwa dampak kontingensi terbagi menjadi dua yaitu Drop tegangan dan *overload* saluran. Penulis menggunakan metode Newton-Raphson untuk menentukan nilai koreksi magnitude dan sudut tegangan. Pada kasus ini terjadi kasus berubahnya tegangan pada saluran transmisi, sehingga penulis melakukan penelitian dengan analisis kontingensi untuk menemukan masalah dan solusi yang dapat di ambil dalam studi kasus tersebut. Pada hasil simulasi nilai yang keluar masih pada rentang standard tidak melebihi KHA (kemampuan hantar arus) dari saluran transmisi yang ada.

Kemudian penelitian yang sama dilakukan juga oleh Dimas Fajar Uman Putra , Ontoseno Penangsang dan Adi Soeprijanto jurnal yang berjudul “ Analisis kotingensi sistem kelistrikan Sulawesi selatan dan barat “ [2]. Dalam jurnal ini membahas tentang sistem transmisi daya listrik Sulawesi selatan dan barat, dimana pada sebuah kasus yang terjadi pada 30 september 2007 terjadi *blackout*. Penulis merancang sistem keamanan operasi yang lebih handal agar tidak terjadi hal yang sama terulang kembali, penelitian ini menggunakan analisis kontingensi dimana penulis dapat mensimulasikan pada software ETAP 4.0 dengan menggunakan *transient stability study case*. Pada penelitian yang telah dilakukan oleh penulis dapat beberapa hal yang dapat di perbaiki sistem dengan adanya penambahan saluran tansmsi dan pembuatan pola pelepasan beban agar lebih maksimal .

Penelitian dengan tema yang sama yaitu tentang kontingensi juga dilakukan oleh, Sandhya Rani, Tegala, dan Srinivasa Rao dengan judul “*Power System Contingency Ranking Using Fast Decoupled Load Flow Method* ”[3]. Dalam jurnal ini penulis menjelaskan banyak tentang kontingensi melalui metode aliran daya. Karena permintaan daya setiap waktunya meningkat maka sistem tenaga harus juga meningkat kinerjanya. Akibat terjadi ketidakstabilannya tegangan, keamanan sistem menjadi salah satu aspek penting untuk memperkirakan kemungkinan yang terjadi pada suatu sistem. Dalam jurnal tersebut penulis melakukan kontingensi pada sistem 5 bus IEEE dengan pengaruh indeks performa pada daya aktif dan indeks performa pada tegangan, untuk merangking didasarkan kepada indeks kinerja keseluruhan (PI) yaitu penjumlahan pada indeks kinerja daya aktif (PIp) dan indeks kinerja tegangan (PIv) untuk mendapatkan hasil daya peneliti melakukan dengan metode *Fast Decoupled Load Flow* yang dilakukan pada *software* MATLAB untuk mempermudah perhitungan. Dalam penelitian yang dilakukan penulis menjelaskan bahwa analisis kontingensi dapat dilakukan dengan menggunakan indeks kinerja dan arus beban AC, dengan metode yang paling cocok karena pada suatu sistem tenaga memiliki jaringan yang rumit dan sangat penting untuk melakukan pemilihan kontingensi agar tidak terjadi kegagalan pada sistem kedepannya agar sistem dapat beroperasi dengan aman, andal, dan berkelanjutan.

Dari ketiga referensi diatas yang berkaitan dengan penelitian yang dilakukan penulis, mengarah pada referensi ketiga. Perbedaan yang dilakukan yaitu tidak menggunakan performa indeks kinerja daya aktif dan kinerja indeks tegangan namun hanya menggunakan nilai PI untuk menentukan rangking saluran mana yang mengalami pembebanan kritis yang akan di implementasikan pada sistem 30 BUS IEEE.

2.2 Tinjauan Teori

2.2.1 Contingency Analysis

Contingency Analysis (CA) adalah suatu analisis untuk memprediksi kondisi sistem pasca terjadinya pelepasan (*outage*) baik berupa pelepasan saluran maupun generator. Kontingensi dilakukan untuk memprediksi kejadian terburuk pada sistem tenaga listrik apabila terjadinya kegagalan pada sistem tenaga listrik. Konsep kontingensi sendiri di perkenalkan oleh Ejebe dan Wollenberg[4]. Kontingensi disebut juga sebagai peristiwa tak terduga dalam sistem tenaga, analisis ini membutuhkan simulasi pada setiap kemungkinan yang terjadi. Untuk menganalisis kontingensi lebih mudah harus melewati tiga langkah penting yaitu:

1. Memahami definisi kontingensi
2. Pemilihan kontingensi : langkah ini untuk pendekatan peringkat kontingensi dimana peringkat yang di lakukan sesuai dengan indeks kinerja keseluruhan yang akan menunjukan keparahan saat adanya kontingensi, dalam langkah ini kita mendapatkan informasi daftar kemungkinan yang mengarah kebatas

pelanggaran dalam sistem aliran daya dan besar tegangannya, dan langkah ini juga termasuk untuk mengurutkan tingkat keparahan terendah dari daftar kemungkinan sistem aliran daya,.

3. Evaluasi kontingensi : langkah terakhir ini melibatkan kontrol yang di perlukan dalam tindakan keamanan untuk memitigasi yang paling efektif pada kemungkinan yang ada dalam sistem aliran daya yang diberikan.

Power engineer harus berkonsentrasi dalam analisis ini untuk tujuan keamanan daya dalam memenuhi penyediaan tenaga listrik untuk memenuhi kelanjutan pasokan daya.

2.2.2 Rangking Kontingensi

Rangking kontingensi di lakukan untuk mengetahui saluran terparah pada sistem tenaga listrik. Pada sistem aliran daya yang di gunakan penulis yaitu untuk mencari nilai aliran daya aktif dan reaktif dengan bantuan program MATLAB, yang akan di implementasikan dalam sistem tenaga listrik. Untuk mengetahui kasus kontingensi harus dilakukan terlebih dahulu pra analisis kontingensi pertama untuk setiap kasus pelepasan saluran. Untuk mengukur rangking kontingensi dapat dilihat dari peringkat *performance index* (PI). Nilai PI dapat diketahui dengan melakukan perhitungan pada persamaan sebagai berikut [4] :

$$IP = \sum_{\text{semua saluran}} \left(\frac{P_{flow i}}{P_{max i}} \right)^{2n} \quad (2.1)$$

Dimana :

- PI = *Performance index*
- $P_{flow i}$ = Daya yang mengalir pada setiap saluran
- $P_{max i}$ = Kapasitas maksimum setiap saluran
- n = Konstanta rumus di isi dengan nilai 1

Apabila nilai PI lebih dari satu maka nilai dikatakan overload dan jika PI kurang dari satu maka saluran dikatakan dalam keadaan baik, semakin besar nilai PI maka semakin buruk kondisi dari sistem saluran aliran daya. Persamaan performansi indeks diatas apabila $P_{flow i}$ bernilai besar maka akan menjadi kecil jika semua aliran pada saluran masih dalam batas dan bisa menjadi besar apabila satu atau lebih saluran *overload* [4]. Nilai PI yang dihasilkan pada skripsi ini akan menjadi besar dikarenakan ada sistem sigma dimana akan ditambahkan seluruh saluran apabila akan mencari nilai PI.

2.2.3 Fast Decoupled Load Flow

Teori FDLF dipergunakan pada pengoperasian sistem tenaga dalam kondisi tunak. Kondisi tersebut bergantung pada antara daya nyata dengan sudut fasa, tegangan bus, dan antara daya reaktif dengan magnitude tegangan bus[5]. Dalam kondisi ini, adanya perubahan yang kecil pada magnitude tegangan tidak akan menyebabkan perubahan yang berarti pada daya nyata. Dalam perhitungan aliran daya

ada beberapa kondisi yang dilakukan oleh sistem dengan menaikkan dan menurunkan beban tiap bus , perubahan perbandingan antara R dan X serta pengaruh terhadap sudut fasa. Perhitungan dalam metode FDLF dimulai dengan pembentukan impedansi jaringan (Z_{ij}) dengan persamaan sebagai berikut :

$$Z_{ij} = \frac{R_{ij} + jX_{ij}}{Z_{ij}} \quad (2.2)$$

Dimana:

- Z_{ij} = Impedansi jaringan antara bus i dan bus j
- R_{ij} = Resistansi jaringan antara bus i dan bus j
- X_{ij} = Reaktansi jaringan antara bus i dan bus j

Kemudian impedansi jaringan dapat dikonversi ke admitansi jaringan

$$Y_{ij} = \frac{1}{Z_{ij}} \quad (2.3)$$

dimana

$$Y_{ij} = \frac{1}{r_{ij} + jx_{ij}} \quad (2.4)$$

Kemudian matriks admitansi bus Y dibentuk dengan komponen yang terdiri dari admitansi jaringan, kapasitansi saluran dan perubahan tap transformator. Matriks admitansi Y bus yang terbentuk dalam keadaan rectangular diubah menjadi polar. Dimana sebelumnya matriks admitansi Y bus dipisahkan menjadi komponen matriks G dan matriks B, dan untuk daya terjadwal pada setiap bus dapat dihitung dengan rumus :

$$P_i^{jd} = P_{Gi} - P_{Li} \quad (2.5)$$

$$Q_i^{jd} = Q_{Gi} - Q_{Li} \quad (2.6)$$

Dimana

- P_i^{jd} = Daya aktif terjadwal
- Q_i^{jd} = Daya reaktif terjadwal
- P_{Gi} = Daya aktif pembangkitan
- Q_{Gi} = Daya reaktif Pembangkitan
- P_{Li} = Daya aktif beban
- Q_{Li} = Daya reaktif beban

Selanjutnya dalam proses iterasi pada dapat dicari daya terhitung dengan persamaan sebagai berikut :

$$P_i = \sum_{n=1}^N |Y_{in} V_i V_n| \cos(\theta_{in} + \delta_n - \delta_i) \quad (2.7)$$

$$Q_i = - \sum_{n=1}^N |Y_{in} V_i V_n| \sin(\theta_{in} + \delta_n - \delta_i) \quad (2.8)$$

Dimana

- P_i = Daya aktif terhitung pada bus i
- Q_i = Daya reaktif terhitung pada bus i
- V_i, θ_i = Magnitude tegangan dan sudut fasa pada bus i
- V_j, θ_j = Magnitude tegangan dan sudut fasa pada bus j

Y_{in}, θ_{in} = Magnitude tegangan dan sudut fasa elemen matriks admitansi Y

Mismatch daya dapat dihitung dengan persamaan:

$$\Delta P_i = P_i^{jd} - P_i^{hit} \quad (2.9)$$

$$\Delta Q_i = Q_i^{jd} - Q_i^{hit} \quad (2.10)$$

Dimana

- ΔP_i = Mismatch daya aktif bus ke i
- ΔQ_i = Mismatch daya reaktif bus ke i
- P_i^{jd} = Daya aktif terjadwal
- P_i^{hit} = Daya aktif perhitungan
- Q_i^{jd} = Daya reaktif terjadwal
- Q_i^{hit} = Daya reaktif perhitungan

Setelah mismatch daya dihitung selanjutnya dibentuk matriks jacobian namun pembentukan matriks jacobian pada FDLF berbeda dengan metode NR (Newton-Raphson) perbedaannya yaitu:

1. Perbandingan X/R saluran cukup tinggi jadi nilai $G_{ij} \sin \delta_{ij} < B_{ij}$
2. Perbedaan sudut fasa tegangan tiap bus sangat kecil jadi $\sin \delta_{ij} = \sin(\delta_i - \delta_j) \cong \delta_i - \delta_j$
 $\cos \delta_{ij} = \cos(\delta_i - \delta_j) \cong 1.00$
3. Nilai daya reaktif pada bus Q_i selalu lebih kecil dari nilai $B_{ii} V_i^2$
4. Nilai J_2 dan J_3 dianggap 0 seperti berikut dan nilai J_1 diubah menjadi $H J_4$ menjadi L

ΔP
ΔQ

$$=$$

H	0
0	L

$$\begin{bmatrix} \Delta \delta \\ \Delta V \end{bmatrix}$$

Dimana

$$\Delta P = H \Delta \delta = \left[\frac{\partial P}{\partial \delta} \right] \Delta \delta \quad (2.12)$$

$$\Delta Q = L \Delta V = \left[\frac{\partial Q}{\partial V} \right] \Delta V \quad (2.13)$$

Elemen matriks diturunkan dari persamaan (2.12) dan (2.13) menjadi sebagai berikut[6]:

$$H_{ij} = \frac{\partial P_i}{\partial \delta_j} = -|V_i V_j V_{ij}| \sin(\delta_j - \delta_i + \theta_{ij})$$

$$= -|V_i V_j| \sin(\delta_j - \delta_i) \cdot B_{ij} \quad (2.14)$$

$$L_{ij} = \frac{\partial Q_i}{\partial |V_j|} = -|V_i V_j V_{ij}| \sin(\delta_j - \delta_i + \theta_{ij})$$

$$= -|V_i V_j| \sin(\delta_j - \delta_i) \cdot B_{ij} \quad (2.15)$$

Dimana

$$B_{ij} = Y_{ij} \sin \theta_{ij}$$

Setelah mendapatkan nilai H dan L selanjutnya melakukan perhitungan nilai B' dan B'' sehingga dapat dibuat dengan persamaan berikut:

$$[\Delta P] = [VB'V][\Delta \delta] \quad (2.16)$$

$$[\Delta Q] = [VB''V] \left[\frac{\Delta |V|}{|V|} \right] \quad (2.17)$$

Dimana elemen dari matrik B' dan B'' adalah elemen matriks B dengan persamaan sebagai berikut:

$$B'_{ij} = -\frac{1}{X_{ij}} \quad i \neq j \quad (2.18)$$

$$B'_{ij} = \sum_{j=1}^n \frac{1}{X_{ij}} \quad i = j \quad (2.19)$$

$$B'_{ij} = -B_{ij} \quad (2.20)$$

Kemudian persamaan (2.16) dan (2.17) menjadi

$$\left[\frac{\Delta P}{V} \right] = [B'] [\Delta \delta] \quad (2.21)$$

$$\left[\frac{\Delta Q}{V} \right] = [B''] [\Delta V] \quad (2.22)$$

Kemudian perhitungan selanjutnya atau dapat dikenal sebagai persamaan *Fast Decouple Load Flow* yaitu :

$$[\Delta \delta] = [B']^{-1} \left[\frac{\Delta P}{V} \right] \quad (2.23)$$

$$[\Delta V] = [B'']^{-1} \left[\frac{\Delta Q}{V} \right] \quad (2.24)$$

Dengan nilai :

$\Delta \delta$ = mismatch sudut

ΔP = mismatch daya aktif

ΔQ = mismatch daya reaktif

Format iterasi pada matriks menjadi

$$\Delta P^k = H^k \cdot \Delta \delta^{k+1} \quad (2.25)$$

$$\Delta Q^k = L^k \cdot \Delta V^{k+1} \quad (2.26)$$

Perbedaan nilai sudut fasa dan magnitude tegangan pada tiap bus yang lama dengan yang baru dibandingkan dengan nilai ketelitian yang telah ditentukan. Jika nilai ketelitian belum tercapai maka iterasi diulangi dari awal agar konvergensi tercapai[7]. Setelah konvergensi tercapai

dihitung daya pada slack bus dengan rumus:

$$P_i^{(k+1)} = R \left\{ V_i^{(k)} \left[V_i^{(k)} \sum_{j=0}^n y_{ij} - \sum_{j=1}^n y_{ij} V_j^{(k)} \right] \right\} \quad (2.27)$$

$$Q_i^{(k+1)} = Im \left\{ V_i^{(k)} \left[V_i^{(k)} \sum_{j=0}^n y_{ij} - \sum_{j=1}^n y_{ij} V_j^{(k)} \right] \right\} \quad (2.28)$$

Dimana

P_i = Daya aktif pada slack bus

Q_i = Daya reaktif pada slack bus

Selain menghitung daya pada slack bus, daya reaktif pada bus PV (bus pembangkit) juga dihitung setelah konvergensi tercapai dengan rumus sebagai berikut:

$$Q_i^{(k+1)} = - \sum_{n=1}^N |Y_{in} V_i V_n| \sin(\theta_{in} + \delta_n - \delta_i) \quad (2.29)$$

Dimana

Q_i = Daya reaktif pada bus pembangkit i

Untuk mengetahui nilai aliran daya pada setiap bus dapat dihitung melalui persamaan sebagai berikut :

$$S_{ij} = V_i \left(V_{ij}^* Y_{ij}^* + V_i^* Y_{ci,j}^* \right) \quad (2.30)$$

Atau

$$P_{ij} - jQ_{ij} = V_i^* (V_i - V_j) Y_{ij} + V_i^* V_i Y_{ci,j} \quad (2.31)$$

Dimana

S_{ij} = Aliran daya kompleks dari bus i ke bus j

P_{ij} = Aliran daya aktif dari bus i ke bus j

Q_{ij} = Aliran daya reaktif dari bus i ke bus j

V_i = Vektor tegangan di bus i

V_j = Vektor tegangan di bus j

V_{ij} = Vektor tegangan antara bus i dan bus j

Y_{ij} = Admitansi antara bus i dan bus j

$Y_{ci,j}$ = Admitansi line charging antara bus i dan bus j

Untuk rugi- rugi daya antar bus dapat dihitung dengan menggunakan rumus :

$$S_{ij}(\text{losses}) = S_{ij} + S_{ji} \quad (2.32)$$

Dimana

$S_{ij}(\text{losses})$ = Rugi daya kompleks dari bus i ke bus j

S_{ij} = Daya kompleks dari bus i ke bus j

S_{ji} = Daya kompleks dari bus j ke bus i

III. METODE PENELITIAN

3.1 Alur Penelitian

Desain penelitian adalah suatu tahapan atau penggambaran yang akan dilakukan dalam penelitian, untuk memudahkan peneliti dalam melakukan penelitian, maka diperlukan suatu alur penelitian. Langkah awal dari penelitian ini yaitu mencari studi literatur yang dimana studi literatur tersebut digunakan untuk membandingkan setiap metode yang digunakan dalam penyelesaian masalah CA dalam sistem tenaga listrik. Setelah membandingkan maka peneliti akan dapat memutuskan metode mana yang sesuai dan bisa dilakukan untuk memecahkan permasalahan yang diangkat dalam penelitian ini.

Setelah selesai mengumpulkan studi literatur sebagai dasar pemilihan metode, selanjutnya adalah mempersiapkan segala data yang dibutuhkan untuk menyelesaikan permasalahan CA dan *software* (perangkat lunak) yang akan digunakan guna membantu dalam memecahkan permasalahan komputasi.

Dalam permasalahan CA peneliti akan membuat suatu koding dengan menggunakan MATLAB. Dalam permasalahan CA dibutuhkan data-data yang berhubungan dengan analisis kontingensi seperti data sistem tenaga listrik, dimana didalamnya terdapat nilai bus nilai daya aktif dan reaktif.

Langkah selanjutnya yaitu memasukkan data bus untuk dilakukan CA ke koding utama metode FDLF pada MATLAB lalu disimulasikan[8]. dimana FDLF akan mengiterasi dengan jumlah yang telah ditentukan agar dapat mengeluarkan nilai daya yang digunakan untuk melakukan ranking pada CA

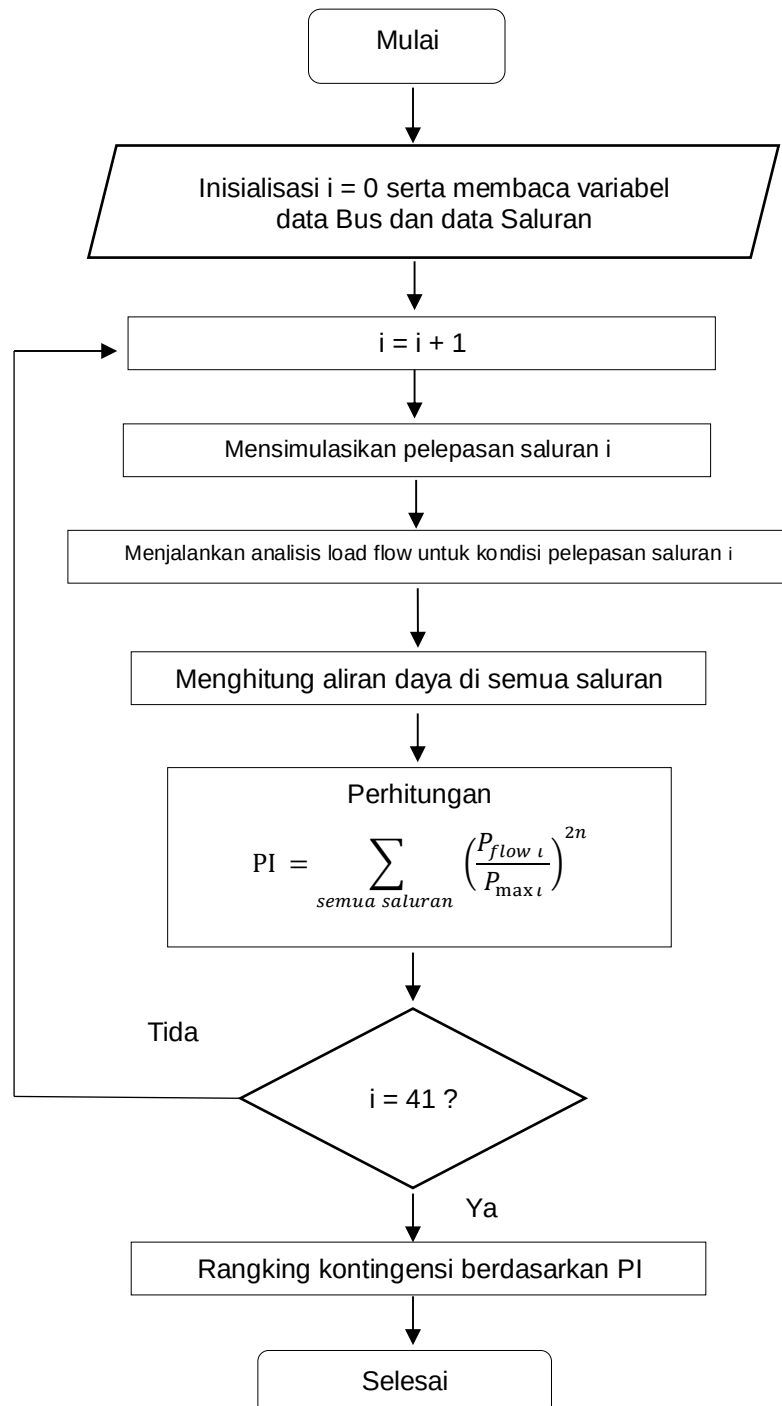
Setelah koding disimulasikan maka akan keluar hasil dari komputasi dari MATLAB yang berupa data sebagai berikut:

1. Daya aktif setiap saluran
2. Daya reaktif
3. Nilai losses

Setelah semua hasil simulasi sudah didapat tahapan selanjutnya adalah melakukan kejadian kontingensi N-1 dan lakukan kembali loadflow melalui aplikasi MATLAB setelah dapat hasil dari load flow langsung melakukan dengan meranking sesuai dengan indeks performa, setelah mendapatkan hasil lalu menganalisa dari nilai komputasi tersebut apakah hasil dari komputasi tersebut sudah sesuai dengan hasil yang diharapkan.

Tahap terakhir dari penelitian ini adalah membuat kesimpulan dan saran dari data yang telah didapat dari penelitian, dimana pada kesimpulan berisikan hal-hal yang dianggap poin penting dari penelitian ini dan saran yang berisi tentang masukan guna kelanjutan penelitian ini.

Gambar 3.1 menunjukkan alur dari diagram alir penelitian:



GAMBAR 3. 1 FLOWCHART ALUR PENELITIAN

3.2 Perancangan Sistem Simulasi

Simulasi pemecahan masalah CA dengan metode FDLF ini menggunakan *software* MATLAB. Didalam FDLF cara kerja nya sangat mempengaruhi pengoperasian tenaga dalam kondisi tunak, metode FDLF sangat bergantung pada daya aktif, reaktif dan dengan magnitude tegangan bus[5]. Parameter yang berkaitan dengan FDLF yaitu antara P dan δ serta antara Q dan V. FDLF sendiri terdapat dari subsitusi metode load flow NR yang mengabaikan nilai matrik jacobian dan diganti dengan matriks admitansi Y pada persamaan (2.4) untuk membentuk matriks B' dan B'' dengan persamaan (2.23) dan persamaan (2.24) diatas. Setelah didapatkan nilai aliran daya dari FDLF tindakan selanjutnya yaitu menentukan nilai performasi indeks untuk mengetahui nilai keadaan saluran agar dapat di lihat rangking PI sesuai dengan persamaan (2.1) diatas.

Dalam perancangan ini kontingensi yang dipilih berdasarkan saluran pada sistem yang memiliki pembangkit agar melihat apa yang terjadi pada sistem apabila saluran tersebut diputus dan bagaimana reaksi saluran lain yang berada pada aliran pembakitan yang dilakukan kontingensi tersebut. Kontingensi yang dilakukan hanya N-1 dan untuk membantu perhitungan, penulis menggunakan bantuan *software* MATLAB untuk komputasi aliran daya pada sistem 30 Bus IEEE

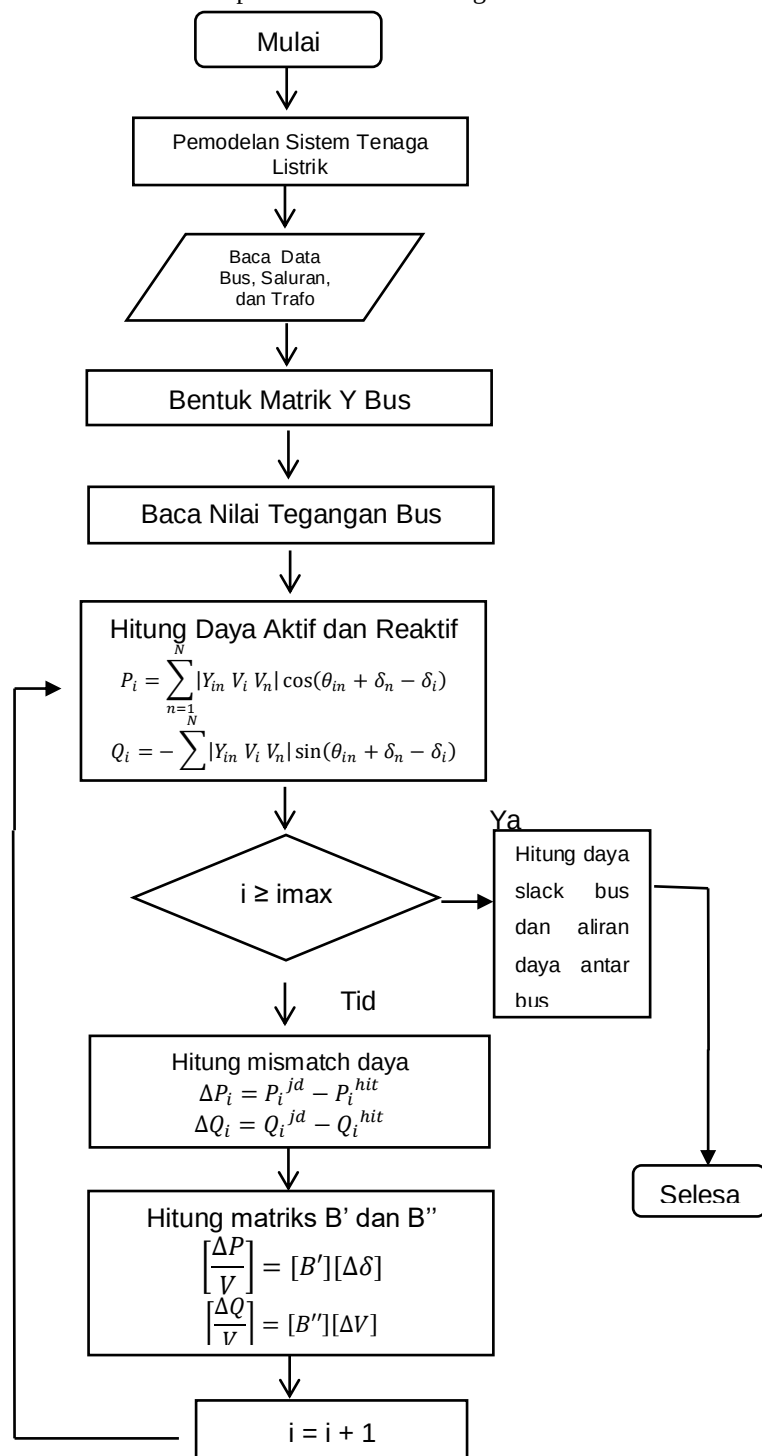
3.3 Implementasi Metode

Simulasi pemecahan masalah CA ini menggunakan *software* MATLAB akan diimplementasikan pada sistem IEEE 30 BUS. Dengan metode FDLF permasalahan CA dapat diselesaikan dengan sangat cepat di banding metode NR dan Gauss-Siedel karna metode FDLF lebih cepat mencapai nilai konvergen. Yang membedakan metode FDLF dengan NR yaitu tidak menggunakan lagi nilai matriks jacobian, matriks tersebut di ganti dengan matriks Y kemudian matriks jacobian di subsitusikan menjadi matrik B' dan B''.

Selanjutnya pada permasalahan CA dibutuhkan parameter-parameter untuk membantu penyelesaiannya seperti dibutuhkannya nilai toleransi yang akan di butuhkan saat berjalannya program, dan pada metode FDLF nilai output yang diambil untuk di lakukan tahap selanjutnya setelah load flow yaitu dengan melakukan iterasi untuk menentukan nilai sampai konvergen, apabila nilai belum mencapai konvergen maka harus melakukan set ulang pada rumus ΔP dan nilai sudut tegangan apabila nilai belum juga konvergen mungkin ada kesalahan saat melakukan iterasi apa bila $i \geq imax$ tidak mencapai nilai konvergen juga maka ada nilai pada data yang erorr [6].

Berikut Gambar 3.2 menunjukkan flow chart dari sistem kerja dari simulasi MATLAB yang akan dilakukan untuk memecahkan permasalahan CA dengan metode FDLF.

Berikut Gambar 3.2 menunjukkan flow chart dari sistem kerja dari simulasi MATLAB yang akan dilakukan untuk memecahkan permasalahan CA dengan metode FDLF.



Gambar 3. 2 Flowchart Metode Fast Decoupled

IV. HASIL DAN ANALISIS

4.1 Hasil Simulasi

Pada hasil perancangan metode pada bab 3 yang telah di implementasikan pada sistem tenaga listrik 30 bus IEEE yang terdapat data bus, data saluran, data beban pada bus, data daya pembangkitan generator, data resistansi, data reaktansi data suseptansi dan data tap seting transformator.

Untuk mencapai hasil keluaran daya yang telah dilakukan penulis dalam penelitian ini, agar menghasilkan nilai yang akurasi tinggi maka diperlukan parameter untuk memenuhi metode FDLF yang telah di sebutkan pada Bab 3 yakni

1. Nilai Base MVA : 100
2. Nilai Toleransi : 0,001
3. Nilai Maxiter : 55

Jika nilai yang ditentukan dari parameter tersebut sudah berhasil mencapai konvergen maka hasil keluaran pada komputasi menggunakan MATLAB akan maksimal. Tujuan dalam *load flow* dengan metode FDLF ini yaitu agar mendapatkan nilai daya aktif , sehingga mempermudah untuk merangking berdasarkan PI yang terdapat pada aliran daya antar saluran pada sistem 30 bus IEEE.

4.2 Simulasi Kontingensi N-1

Setelah melakukan komputasi dengan menggunakan MATLAB maka dapat nilai P disetiap saluran, dimana nilai tersebut akan digunakan untuk mencari nilai PI dengan menggunakan persamaan (2.1). setelah mendapatkan nilai PI, nilai tersebut langsung di ranking dari nilai terbesar hingga terkecil, untuk melihat saluran mana saja yang melewati batas tegangan. Analisa pada simulasi ini bergantung pada nilai PI untuk mengetahui saluran mana yang kritis apa bila terjadi kontingensi N-1 pada sistem 30 Bus IEEE. Berikut dapat dilihat pada Tabel 4.1 Hasil komputasi MATLAB nilai PI dan Ranging pada sistem 30 Bus IEEE.

TABEL 4. 1 HASIL KOMPUTASI MATLAB NILAI PI DAN RANGKING SAAT KONTINGENSI N-1

NO	Saluran Bus		Nilai PI	Rangking
	Dari Bus	Ke Bus		
1	1	2	18,5736	1
2	4	12	15,9458	2
3	2	5	15,8222	3
4	27	30	13,9674	4
5	1	3	13,1685	5
6	3	4	12,4032	6

7	29	30	11,6274	7
8	4	6	11,459	8
9	9	11	11,1094	9
10	6	9	11,0023	10
11	10	20	10,8568	11
12	6	28	10,6568	12
13	2	6	10,494	13
14	6	8	10,4757	14
15	12	15	10,4264	15
16	27	28	10,2953	16
17	18	19	10,2903	17
18	19	20	10,2868	18
19	10	21	9,9075	19
20	6	10	9,8478	20
21	15	23	9,8278	21
22	12	16	9,807	22
23	27	29	9,8018	23
24	12	14	9,7513	24
25	25	27	9,6509	25
26	22	24	9,6223	26
27	10	22	9,593	27
28	10	17	9,5902	28
29	15	18	9,5409	29
30	16	17	9,4848	30
31	23	24	9,4496	31
32	21	22	9,4014	32
33	14	15	9,3907	33
34	24	25	9,3763	34
35	8	28	9,3757	35
36	2	4	9,2211	36
37	5	7	9,0513	37
38	6	7	8,8132	38

39	25	26	0	39
40	9	10	0	40
41	12	13	0	41

Tabel 4.1 menunjukkan hasil keluaran nilai PI dan ranking pada saluran sistem tenaga 30 bus IEEE dengan kontingensi N-1 dan metode aliran daya FDLF, dapat dilihat pengaruh saat terjadi kontingensi N-1 pada setiap saluran sistem tenaga, nilai PI terbesar terdapat pada saluran 1-2 karena pada saluran tersebut terdapat *slack bus* sebesar 18,5736. Nilai tersebut besar karena pada dasarnya *slack bus* yaitu bus pembantu apabila ada bus yang membutuhkan daya agar tidak terjadi drop terlalu jauh yang dapat menyebabkan *overload*. Kontingensi N-1 sangat berpengaruh kepada peramalan sistem tenaga apabila ada terjadi sebuah gangguan pada satu atau lebih pada saluran, generator, maupun pembangkit.

Pada kontingensi N-1 saluran yang besar setelah saluran 1-2 yang merupakan *slack bus* ada 5 saluran yang memiliki nilai PI besar yaitu pada saluran 4-12 dengan nilai PI 15,9458 saluran 2-5 dengan PI 15,8222, saluran 27-30 dengan PI 13,9674, dan saluran 3-4 dengan PI 12,4032 saluran tersebut melebihi batas operasi karena pada saluran 4-12 dan 2-5 di suplay oleh generator yang sama yaitu generator 2. Dimana beban yang di tanggung oleh generator 2 sangat besar, sama halnya dengan saluran 27-30 yaitu disuplay generator 6 untuk saluran 1-3 dan 3-4 karena di suplay oleh generator 1 maka nilai PI nya tidak terlalu besar, itu disebabkan generator tersebut memiliki nilai yang besar. Selanjutnya saluran 27-28 dengan PI 10,2953 dan 19-20 dengan PI 10,286 berada pada *range* tengah, dikarenakan saluran tersebut saat terjadi kontingensi N-1 masih mampu mentoleransi besar daya yang mengalir antar bus agar tidak terlepas dari sistem karena *overload* pada satu saluran. Untuk memperbaiki daya yang *overload* perlunya penambahan daya pada generator saluran yang terdekat dengan pelepasan saluran. Daya yang menampung agar mampu mentoleransi pada saluran-saluran yang dalam *range* dengan nilai PI 10 ini terdapat dari daya yang disuplay oleh generator yang berbeban besar. Untuk nilai PI dalam *range* bawah yaitu pada saluran 8-28 dengan PI 9,3757, saluran 2-4 dengan PI 9,2211, saluran 5-7 dengan PI 9,0513, dan saluran 6-7 dengan PI 8,8132, untuk saluran tersebut memiliki nilai PI kecil dikarenakan minimnya keadaan *overload* saat dilakukan kontingensi N-1 pada saluran tersebut, hal ini dikarenakan beban yang tidak terlalu besar pada saluran *range* bawah dan masih mampu menopang daya yang tidak terlalu besar. Pada saluran 25-26 bernilai 0 dikarenakan beban tidak mampu menahan beban, pada saluran 25-26 di suplay oleh 1 *feder* maka dari itu nilai tidak keluar saat dilakukan komputasi melalui *software* MATLAB, kemudian untuk saluran 9-10 dan 12-13 PI nya bernilai nol karena saluran tersebut tidak terhubung dalam sistem tenaga 30 bus IEEE jadi saluran yang aktif atau saling terinterkoneksi terdapat 39 saluran transmisi yang terhubung dalam 30 bus dan 6 pembangkit.

4.3 Analisis lanjutan kontingensi dengan nilai PI tertinggi

Dari hasil simulasi kontingensi N-1 yang dilakukan pada sistem 30 bus IEEE dapat dilihat pada Tabel 4.1 saluran 1-2 merupakan saluran yang tertinggi dengan nilai PI 18,5736 hal ini telah dibuktikan dengan simulasi pada MATLAB untuk membantu perhitungan. Tabel 4.2 menunjukkan hasil pembebanan terparah pada saat terjadinya kontingensi N-1 pada saluran 1-2.

TABEL 4. 2 HASIL PEMBEBANAN TERPARAH PADA PELEPASAN SALURAN 1-2

No	Saluran Bus		Kapasitas Saluran (MW)	Daya Aktif Saluran (MW)	Nilai PI	Keterangan
	Dari Bus	Ke Bus				
1	1	3	130	308,605	2,373	Tidak Aman
2	3	4	130	264,992	2,038	Tidak Aman
3	4	6	90	155,644	1,729	Tidak Aman
4	6	7	130	65,324	0,502	Aman
5	2	5	130	55,696	0,428	Aman

Tabel 4.2 menunjukkan hasil pembebanan terparah pada saluran 1-2 dan terdapat 5 saluran teratas yang memiliki pembebanan terparah saat dilakukan kontingensi pada saluran tersebut, apabila tidak dilakukan perbaikan maka dampak dari *overload* akan mempengaruhi sistem tenaga. Urutan pertama pada kontingensi saluran 1-2 yaitu saluran 1-3 dengan nilai daya aktif sebesar 308,605 MW dan dengan PI 2.373. Saluran 1-3 memiliki nilai kapasitas saluran sebesar 130 MW, dari hasil dapat dilihat saluran 1-3 mengalami *overload* karena nilai daya pada saluran melebihi batas maksimumnya. Saluran 1-3 dikatakan *overload* juga dapat dilihat pada nilai PI yang melebihi 1 [1]. Solusi untuk

mengatasi overload pada saluran 1-3 yaitu menambah daya kapasitas saluran dari 130 MW menjadi 350 MW agar tidak terjadi overload pada saluran tersebut. Selanjutnya saluran 3-4 dengan nilai daya aktif saluran sebesar 264,992 MW dan dengan PI 2,038. saluran 3-4 memiliki kapasitas maksimum saluran sebesar 130 MW dan nilai daya aktif saluran saat dilakukan kontingensi pada saluran 1-2 menjadi sebesar 264,992 MW, maka saluran 3-4 juga mengalami overload karena daya saluran melebihi batas kapasitas saluran dan dengan nilai PI lebih dari 1. Untuk memperbaiki saluran tersebut dapat ditambah nilai batas kapasitas maksimum salurannya dari 130 MW menjadi 300 MW agar tidak terjadi overload. pada urutan ketiga pada saluran 4-6 dengan nilai daya aktif saluran sebesar 155,644 MW dan dengan PI 1,729 dengan kapasitas maksimum saluran 90 MW saluran 4-6 mengalami overload karena melebihi batas maksimum kapasitas saluran dan dengan nilai PI lebih dari satu pada untuk mengatasi pembebanan berlebih ini dapat ditambah batas maksimum kapasitas saluran dari 90 MW menjadi 160 MW agar tidak terjadi pemadaman pada saluran tersebut dikarenakan saluran overload. Pada urutan 4 dan 5 yaitu saluran 6-7 dan 2-5 dikatakan aman karena nilai daya aktif saluran pada saluran tidak melebihi batas maksimum kapasitas saluran dan nilai PI tidak lebih dari 1. Saluran 6-7 memiliki daya aktif saluran sebesar 65,324 MW sedangkan batas kapasitas maksimum saluran sebesar 130 MW dan saluran 2-5 memiliki daya aktif saluran sebesar 55,324 MW dan batas maksimum saluran sebesar 130 MW.

V. KESIMPULAN

5.1 Kesimpulan

Berdasarkan hasil penelitian dalam simulasi CA dengan metode FDLF pada *software* MATLAB dan perhitungan nilai PI untuk melihat ranking dalam permasalahan kontingensi N-1 pada sistem 30 bus IEEE dapat di tarik beberapa kesimpulan sebagai berikut :

1. Nilai PI terbesar dalam sistem 30 bus IEEE saat dilakukan kontingensi N-1 berbasis metode FDLF terdapat pada saluran 1-2 dengan PI 18,5736, karena pada saluran tersebut terdapat *slack* bus yang merupakan bus terbesar untuk referensi pada sistem apabila kekurangan daya. Kemudian terdapat 5 bus dengan PI yang besar juga yaitu pada saluran saluran 4-12 PI 15,9458, saluran 2-5 PI 15,8222, saluran 27-30 PI 13,9674, saluran 1-3 PI 13,1685, dan saluran 3-4 PI 12,4032. Saluran tersebut melebihi batas operasi karena pada saluran 4-12 dan 2-5 di suplay oleh generator yang sama yaitu generator 2 dimana beban yang di tanggung oleh generator 2 sangat besar. PI terkecil terdapat pada saluran 6-7 dengan PI 8,8132, karena pada saluran tersebut saat dilakukan kontingensi N-1 sangat minim terjadinya *overload* karena beban pada saluran tersebut tidak besar. untuk memperbaiki saluran yang besar dapat dilakukan penambahan kapasitas pada generator.

2. Ranking tertinggi pada kontingensi N-1 pada sistem 30 bus IEEE yaitu saluran 1-2. Untuk mengidentifikasi saluran 1-2 overload dilakukan dengan melihat hasil pelepasan saluran 1-2, dan terdapat 3 saluran yang mengalami overload yaitu saluran 1-3 dengan nilai daya aktif sebesar 308,605 MW dan dengan PI 2,373, saluran 3-4 dengan nilai daya aktif saluran sebesar 264,992 MW dan dengan PI 2,038 dan saluran 4-6 dengan nilai daya aktif saluran sebesar 155,644 MW dan dengan PI 1,729. saluran tersebut overload karena melebihi batas maksimum saluran dan memiliki nilai PI lebih dari 1, sehingga dapat diperbaiki dengan menambah kapasitas maksimum pada saluran yang overload agar tidak terjadi pemadaman bertingkat dan bisa menimbulkan efek pemadaman total pada sistem tenaga.

5.2 Saran

Dalam upaya kontingensi pada sistem tenaga disarankan untuk penelitian berikutnya diharapkan untuk :

1. Menganalisa *losses* (rugi-rugi daya) pada sistem tenaga agar hasil lebih signifikan.
2. Menambah nilai kontingensi dalam penelitian agar dapat mengetahui beberapa kejadian kedepan baik itu pada saluran maupun pada pembangkitan.
3. Untuk memperbaiki saluran overload dapat dilakukan penambahan batas kapasitas maksimum saluran agar sistem aman dan andal.
4. Melakukan percobaan dengan menggunakan data *real* pada sistem tenaga di Indonesia

DAFTAR PUSTAKA

- [1] A. Rachman, "Analisis Kontingensi Pada Sistem Jawa-Bali 500kV untuk Mendesain Keamanan Operasi," *Proceeding Semin. Tugas Akhir Jur. Tek. Elektro FTI-ITS*, vol. 1, pp. 1–6, 2011.
- [2] D. Fajar, U. Putra, O. Penangsang, and A. Soeprijanto, "Analisis Kontingensi Sistem Kelistrikan Sulawesi Selatan dan Barat," *Proc. Semin. Tugas Akhir Jur. Tek. Elektro FTI – ITS.*, vol. 1, pp. 1–6, 2007.
- [3] S. Gongada, T. S. Rao, P. Mallikarjuna, and S. Salima, "Power System Contingency Ranking using Fast Decoupled Load Flow Method," *Int. Conf. Electr. Electron. Optim. Tech.*, vol. 23, pp. 4373–4376, 2016.
- [4] G. B. S. Allen J.Wood, Bruce F. Wollenberg, *Power Generation, Operation, and Control*, 3rd ed. New Jersey: by John Wiley & Sons, Inc., Hoboken, New Jersey, 2013.

- [5] D. Sulistiyono, "Perbandingan Metode Gauss - Seidel, Metode Newton-Raphson dan Metode Fast Decoupled dalam Solusi Aliran Daya," *Makal. Tugas Akhir Jur. Tek. Elektro Fak. Tek. Univ. Diponegoro*, vol. 1, pp. 1–10, 2013.
- [6] R. Vykuka and L. Nohá, "Fast-Decoupled Method for Contingency Analysis," *Dep. Electr. Power Eng. Ecol. Univ. West Bohemia Pilsen, Czech Repub.*, vol. 1, pp. 1–4, 2014.
- [7] H. D. Laksono, "Studi Aliran Daya dengan Metode Fast Decoupled (Aplikasi PT. PLN Sumbar-Riau 150 KV)," *Tugas Akhir Jur. Tek. Elektro, Univ. Andalas Padang*, vol. 3, no. 27, pp. 11–18, 2007.
- [8] H. Saadat, *Power System Analysis*, 1st ed. Milwaukee, Wisconsin: McGraw-Hill, Inc, 1999.